

PLANO DE ENSINO

DEPARTAMENTO: Engenharia Elétrica

DISCIPLINA: Circuitos Elétricos I **SIGLA:** CEL – I **PRÉ-REQUISITOS:** ALI e CDI II

CARGA HORÁRIA TOTAL : 54 h/aulas **TEORIA:** 54 h/aulas **PRÁTICA:**

CURSO(S): Engenharia Elétrica **SEMESTRE/ANO :** 01/2024

EMENTA: Lei de Ohm. Leis de Kirchhoff. Análise de Circuitos Elétricos Simples. Teoremas Fundamentais dos Circuitos Elétricos. Técnicas de Análise de Circuitos Elétricos. Capacitores e Indutores. Relações Íntegro-Diferenciais para Circuitos RLC. Dualidade

OBJETIVOS DA DISCIPLINA: Ao final do curso, o aluno deverá estar apto a:

- Interpretar e aplicar as leis e os teoremas básicos da teoria de circuitos elétricos;
- Resolver problemas envolvendo circuitos elétricos e analisar os resultados;

CRONOGRAMA DE ATIVIDADES:

CARGA HORÁRIA	CONTEÚDOS PROGRAMÁTICOS	AVALIAÇÃO
03 h/aulas (01/03)	1. Introdução 1.1. Introdução à engenharia elétrica; 1.2. Apresentação da disciplina; 1.3. Sistemas de unidade e notação; 1.4. Conceitos básicos: carga, corrente, tensão, potência e energia.	Prova 1 (P1) Unidades 1 e 2 22/03
12 h/aulas (08/03, 15/03, 16/03 e 22/03)	2. Análise de Circuitos Elétricos Simples 2.1. Introdução; (08/03) 2.2. Lei de Ohm; (08/03) 2.3. Resistores Reais; (08/03) 2.4. Fontes Independentes e Dependentes; (08/03) 2.5. Leis de Kirchhoff; (08/03) 2.6. Associação de Resistores e Fontes; (08/03) 2.7. Divisores de Tensão e Corrente; (08/03) 2.8. Transformações Y (Estrela) \leftrightarrow Δ (Delta/Triângulo) (15/03) 2.9. Circuitos Mistos; (15/03)	
24 h/aulas (05/04, 12/04, 13/04 19/04, 26/04, 03/05 10/05, 17/05, 18/05 e 24/05,	3. Teoremas e Técnicas para Análise de Circuitos Elétricos 3.1. Introdução; (05/04) 3.2. Análise de Malhas; (05/04) 3.3. Circuitos contendo Fontes de Corrente; (05/04) 3.4. Análise Nodal; (12/04) 3.5. Circuitos contendo Fontes de Tensão; (12/04) 3.6. Linearidade e Superposição; (26/04) 3.7. Fontes Reais e Transformações de Fontes; (03/05) 3.8. Teoremas de Thévenin e Norton; (10/05) 3.9. Transferência Máxima de Potência; (10/05) 3.10. Amplificadores Operacionais; (17/05)	Prova 2 (P2) Itens 3.1 a 3.5 19/04 Prova 3 (P3) Itens 3.6 a 3.10 24/05

12 h/aulas (07/06, 15/06, 21/06, 28/06 e 05/07)	4. Indutância e Capacitância 4.1. Introdução; (07/06) 4.2. O indutor: modelos, relações matemáticas e propriedades; (07/06) 4.3. Potência e energia em um indutor; (07/06) 4.4. Associação de indutores; (07/06) 4.5. Especificação de Indutores; (07/06) 4.6. O capacitor: modelos, relações matemáticas e propriedades; (07/06) 4.7. Potência e energia em um capacitor; (07/06) 4.8. Associação de Capacitores; (07/06) 4.9. Especificação de Capacitores; (07/06) 4.10. Dualidade e Equações íntegro-diferenciais de nós e de malhas para circuitos RLC; (07/06) 4.11. Análise de circuitos com indutor e/ou capacitor – Condições Iniciais (15/06, 21/06 e 28/06)	Prova 4(P4) Unid. 4 05/07
54 h/aulas	Carga Horária Total – Teoria	
03h/aulas	Unidades 1 a 4	Exame 12/07

METODOLOGIA: A disciplina será ministrada através de aulas expositivas, tarefas em sala, tarefas extra-sala. Além disso, pretende-se estimular o uso de programa de computador para simulação de circuitos elétricos.

AVALIAÇÃO: A qualidade do desempenho do aluno será avaliada de acordo com as seguintes atividades e critérios:
 4 Provas Escritas. Média = $0,2xP1 + 0,5x((P2+P3)/2) + 0,3xP4$

BIBLIOGRAFIA:

HAYT, Willian H.; **Kemmerly**, J. E. *Análise de Circuitos em Engenharia*. São Paulo: McGraw-Hill, 1975.
IRWIN, J. David; *Análise de Circuitos em Engenharia*. 4ª. Edição, São Paulo: Makron Books, 2000.
ALEXANDER, Charles K; **SADIKU**, Matthew N. O.. *Fundamentos de Circuitos Elétricos*. 5ª. Edição. Rio de Janeiro: Bookman Companhia Editora, 2013.

Complementar:

BOYLESTAD, Robert L.. *Introdução à Análise de Circuitos*. 12ª. Edição. São Paulo: Person/Prentice Hall, 2012.
IRWIN, J. David; *Análise Básica de Circuitos em Engenharia*. 10ª. Edição, São Paulo: LTC, 2013.
JOHNSON, David, **HILBURN**, John, **JOHNSON**, Johnny. *Fundamentos de Análise de Circuitos Elétricos*. 4ª. Edição. Rio de Janeiro: Editora LTC, 2001.
ROBBINS, Allan H., **MILLER**, Wilhelm C.. *Análise de Circuitos – Teoria e Prática*. Vol. 1. São Paulo: Cengage Learning, 2010.
NILSSON, James; **RIEDEL**, Susan A.. *Circuitos Elétricos*. 6ª. Edição. Rio de Janeiro: Editora LTC, 2003.
EDMINISTER, Joseph A. *Circuitos Elétricos*. São Paulo: McGraw-Hill, 1991 (Coleção Schaum)
ORSINI, Luiz Q., **CONSONNI**, Denise. *Curso de Circuitos Elétricos*. Vol. 1 2ª. Edição. São Paulo: Editora Edgard Blücher, 2002
DORF, Richard C.; **SVOBODA**, James A.. *Introduction to Electric Circuits*. 7ª. Edição. Editora IE-Wiley. 2006.

Em virtude dos Feriados e SETEEL se terá a seguinte situação:

CARGA HORÁRIA DA DISCIPLINA: 54h/a
CARGA HORÁRIA DISPONÍVEL: 51h/a

CARGA HORÁRIA A RECUPERAR: 3 h/a

CALENDÁRIO DE RECUPERAÇÃO DE AULAS (Presencial): 16/03 → 3h/a → 8h às 10h30

AULAS EXTRAS DE EXERCÍCIOS EM 13/04 (P2) e 18/05 (P3) → (8h -10h30)

Nas 5as.-feiras, antes das Provas, tem Tira-Dúvidas → 17h-18h (SALA A CONFIRMAR)

CALENDÁRIO DE PROVAS: SALA K-101

- PROVA 1 (P1) → 22/03 - PROVA 2 (P2) → 19/05 - PROVA 3 (P3) → 24/05
 - PROVA 4 (P4) → 05/07 - EXAME → 12/07

PROIBIDO O USO DE ELETROELETRÔNICOS EM SALA DE AULA!!!!!!!!!!!!!!!!!!!!!!